

Σύντομο Προφίλ Ακαδημαϊκού Προσωπικού / Σύντομο Βιογραφικό Σημείωμα

Ίδρυμα:	Δημόσια Σχολή Ανώτερης Επαγγελματικής Εκπαίδευσης και Κατάρτισης (ΜΙΕΕΚ)
Επίθετο:	Καρούσιος
Όνομα:	Πέτρος
Βαθμίδα/Θέση:	Βοηθός Εργαστηρίου
Πρόγραμμα Σπουδών:	Ηλεκτρικές Εγκαταστάσεις & Αυτοματισμοί
Επιστημονικό Πεδίο: *	ELEC

* Εξειδίκευση

Ακαδημαϊκά Προσόντα / Τίτλοι Σπουδών (οι καταχωρήσεις να γίνουν αρχίζοντας από τον πιο υψηλό τίτλο)

Ακαδημαϊκός Τίτλος	Έτος	Ίδρυμα	Τμήμα	Τίτλος Διατριβής
Μεταπτυχιακό	2021	Πανεπιστήμιο Κύπρου	HMMY	Design and implementation of a Dual-Resistor String Digital to Analogue Converter
Προπτυχιακό	2017	Πανεπιστήμιο Κύπρου	HMMY	PORTABLE EEG CUSTOMIZED FOR EPILEPSY

Ιστορικό Εργοδότησης σε Ακαδημαϊκά Ίδρύματα/Ερευνητικά Κέντρα – να καταχωρηθούν οι τρεις (3) πιο πρόσφατες

Περίοδος Εργοδότησης		Εργοδότης	Τόπος	Θέση
Από	Μέχρι			
12/9/2017	31/8/2018	Πανεπιστήμιο Κύπρου	The Holistic Electronics Laboratory	Ειδικός Ερευνητής

1/2/2018	30/4/2018	Πανεπιστήμιο Κύπρου	HMY 205.1: Ηλεκτρονικά Κυκλώματα και Δίκτυα Ι	Βοηθός Διδασκαλίας
1/10/2017	31/12/2017	Πανεπιστήμιο Κύπρου	HMY 202: Αρχές Ηλεκτρονικών Στοιχείων	Βοηθός Διδασκαλίας

Κύρια άρθρα σε επιστημονικά περιοδικά με κριτές, μονογραφίες, βιβλία, εκδόσεις συνεδρίων. Να καταχωρηθούν τα πέντε (5) πιο πρόσφατα και άλλα πέντε (5) επιλεγμένα – (μέγιστος αρ. δέκα (10))						
A/A	Έτος	Τίτλος	Άλλοι συγγραφείς	Επιστημονικό Περιοδικό και Εκδότης / Συνέδριο	Τόμος	Σελ.
1	2020	Toward the Realization of a Programmable Metasurface Absorber Enabled by Custom Integrated Circuit Technology	<u>Kypros M. Kossifos</u> ; <u>Loukas Petrou</u> ; <u>Giorgos Varnava</u> ; <u>Alexandros Pitilakis</u> ; <u>Odysseas Tsilipakos</u> ; <u>Fu Liu</u> ; <u>Petros Karousios</u> ; <u>Anna C. Tasolamprou</u> ; <u>Manuel Seckel</u> ; <u>Dionysios Manessis</u> ; <u>Nikolaos V. Kantartzis</u> ; <u>Do-Hoon Kwon</u> ; <u>Marco A. Antoniades</u> ; <u>Julius Georgiou</u>	IEEE Access	8	92986 - 92998
2	2018	Asynchronous Circuits as an Enabler of Scalable and Programmable Metasurfaces	<u>Loukas Petrou</u> ; <u>Petros Karousios</u> ; <u>Julius Georgiou</u>	2018 IEEE International Symposium on Circuits and Systems (ISCAS)		
3						
4						
5						
6						
7						
8						

9						
10						

Εκθέσεις (όπου εφαρμόζεται). Να καταχωρηθούν οι πέντε (5) πιο πρόσφατες και άλλες πέντε (5) επιλεγμένες – (μέγιστος αρ. δέκα (10))

A/A	Ημερομηνία	Θέμα	Διεθνής / Τοπική	Τοποθεσία*	Ρόλος στην Έκθεση
1					
2					
3					
4					
5					
6					
7					
8					
9					
10					

* Να καταχωρηθεί ο χώρος, η πόλη κ.τ.λ.

Ερευνητικά Projects. Να καταχωρηθούν τα πέντε (5) πιο πρόσφατα και άλλα πέντε (5) επιλεγμένα – (μέγιστος αρ. δέκα (10))

A/A	Ημερομηνία	Τίτλος	Επιχορήγηση Από:	Ρόλος στο Ερευνητικό Projects *
1	12/9/2017 – 31/8/2018	Visorsurf – A hardware Platform for Software-driven Functional Metasurfaces (VISORSURF – JG)	Horizon 2020	Ειδικός Επιστήμονας
2				

3				
4				
5				
6				
7				
8				
9				
10				

*Ρόλος στο Ερευνητικό Project: πχ Επιστημονικός Συντονιστής, Μέλος Ερευνητικής Ομάδας, Ερευνητής, Βοηθός Ερευνητής, άλλα.

Ακαδημαϊκές Συμβουλευτικές Υπηρεσίες ή/και Συμμετοχή σε Συμβούλια / Επιτροπές - Να καταχωρηθούν οι πέντε (5) πιο πρόσφατες (Καταχωρούνται προαιρετικά)

A/A	Περίοδος	Οργανισμός	Τίτλος Θέσης ή Υπηρεσίας	Κύριες Δραστηριότητες
1				
2				
3				
4				
5				

Βραβεύσεις / Διεθνείς Διακρίσεις (όπου εφαρμόζεται). Να καταχωρηθούν οι πέντε (5) πιο πρόσφατες και άλλες πέντε (5) επιλεγμένες – (μέγιστος αρ. δέκα (10) (Καταχωρούνται προαιρετικά)

Ref. Number	Date	Title	Awarded by:
1			
2			
3			

4			
5			
6			
7			
8			
9			
10			

Άλλες Διακρίσεις. Να καταχωρηθούν οι πέντε (5) πιο πρόσφατες και άλλες πέντε (5) επιλεγμένες (μέγιστος αρ. δέκα (10) (Καταχωρούνται προαιρετικά)

A/A	Ημερομηνία	Τίτλος	Κύριες Δραστηριότητες
1			
2			
3			
4			
5			
6			
7			
8			
9			
10			